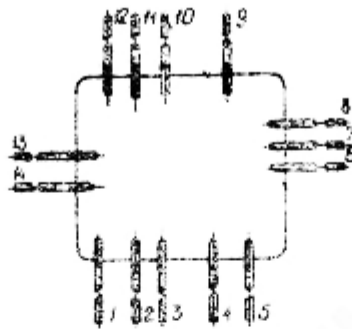
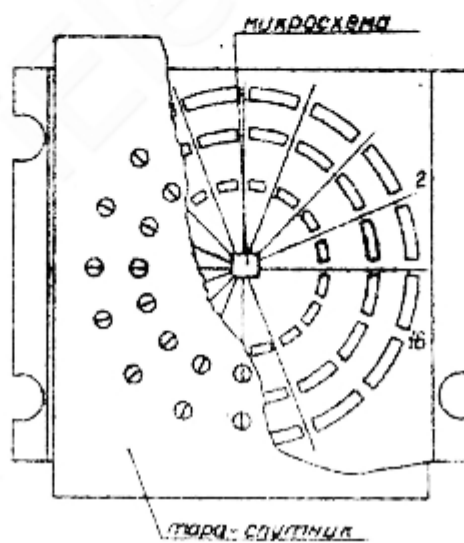


Схема расположения выводов



Обозначения выводов показаны условно
Микросхема в таре-слотнике



Назначение выводов

таблица 765KT3-1 назначения выводов:

Номер вывода	Назначение вывода
1, 4, 8, 11	Входы
2, 3, 9, 10	Выходы
5, 6, 12, 13	Управляющие входы
7	Питание (Ucc2)
14	Питание (Ucc1)

Основные электрические параметры при $t=25 \pm 10$ градусов Цельсия

таблица основные 765KT3-1 электро параметры:

Название характеристики, режим и единица замера	Норма	
	меньше	больше
Ток потребления в статическом режиме в состоянии логического нуля, μA		

(Ucc1=10V, Ucc2=0V, Uупр=0V, Uвых=10V, Uвх=10V)	-	0,5
Ток потребления в статическом режиме в состоянии логической единицы, μ A (Ucc1=10V, Ucc2=0V, Uупр=0V, Uвых=10V, Uвх=10V)	-	0,5
Выходное сопротивление ключа, Ом (Uупр=Ucc1=10V, Ucc2=0V, Uвх=10V, Jвых=-0,957mA) (Uупр=Ucc1=5V, Ucc2=0V, Uвх=10V, Jвых=-0,340mA) (Uупр=Ucc1=5V, Ucc2=-5V, Uвх=5V, Jвых=-0,478mA) (Uупр=Ucc1=2,5V, Ucc2=-2,5V, Uвх=2,5V, Jвых=-0,170mA) (Uупр=Ucc1=5V, Ucc2=-5V, Uвх=-5V, Jвых=0,478mA) (Uупр=Ucc1=2,5V, Ucc2=-2,5V, Uвх=-2,5V, Jвых=0,170mA)		500 5000 500 5000 500 5000
Входной ток 765КТ3-1 логического нуля, μ A (Ucc1=10V, Ucc2=Uупр=0V) (Ucc1=5V, Ucc2=Uупр=0V)	-	/-0,05/ /-0,05/
Входной ток логической единицы, μ A (Uупр=Ucc1=10V, Ucc2=0V, Jвых=0,957mA) (Uупр=Ucc1=5V, Ucc2=0V, Jвых=0,340mA)	-	0,05 0,05
Ток утечки на выходе, mA (Ucc1=Uвх=5V, Ucc2=Uупр=-5V) (Ucc1=5V, Uвх=-5V, Ucc2=Uупр=-5V)	-	/-100/ 100
Максимальный ток утечки на выходе, μ A (Ucc1=10V, Ucc2=0V, U=3V) (Ucc1=5V, Ucc2=0V, U=1,5V)	-	10 10
Время задержки распространения входного сигнала при включении (выключении) схемы, ns (Ucc1=10V, Ucc2=0V, C=50pF) (Ucc1=5V, Ucc2=0V, C=50pF)	-	20 25
Время задержки распространения управляющего сигнала при включении (выключении) схемы, ns (Ucc1=10V, Ucc2=0V, C=50pF)	-	70

Указания по эксплуатации

указания по 765КТЗ-1 эксплуатации:

1	Указания по применению и эксплуатации по ОСТ В 11.073.067-82, ОСТ 11.073.062-84 и БКО.347.151 ТУ.
2	До монтажа микросхем в ГС необходимо разводку контактных шин ПИТАНИЯ и ОБЩИЙ на плате РЭД соединить электрически между собой. При монтаже необходимо соблюдать следующую последовательность: вначале присоединяется вывод микросхемы ОБЩИЙ, а затем ПИТАНИЕ, потом остальные выводы.
3	Категорически запрещается эксплуатация микросхем в составе не герметичных модулей, корпусов и т.д.
4	При монтаже должны быть приняты меры, исключающие нагрев кристалла с защитным покрытием выше +85оС.
5	При монтаже микросхем в ГС не разрешается изгиб выводов ближе, чем на 0,3мм по длине вывода от места выхода из защитного покрытия и перегиб на инструменте с острыми краями. Не допускается пережатие (расплющивание) выводов.
6	Очередность подачи напряжений на микросхемы 765КТЗ-1 следующая: -напряжение питания; -входное напряжение. Очередность снятия напряжения: -входное напряжение; -напряжение питания.
7	Свободные выходы микросхем должны быть соединены с одной из шин питания.
8	Для крепления микросхем необходимо использовать составы, не растворяющие защитное покрытие микросхемы. При монтаже микросхем в герметизированную гибридную микросхему не допускается наличие внутри корпуса микросхемы паров этилового спирта, дибутилфтолата, этилцеллозольва, полиэтиленполиамина и других веществ, разрушающих покрытие микросхем.
9	Рекомендуется дополнительная просушка гибридной микросхемы пред герметизацией, при температуре меньше 85оС.
10	Выводы микросхем 765КТЗ-1 при монтаже рекомендуется подсоединять сваркой. Время теплового импульса меньше 0,2s с интервалом больше 0,5s. Температура жала паяльника не должна превышать 265оС.
11	Допускается значение электростатического потенциала меньше 100V.
12	При эксплуатации и изменении электропараметров с целью исключения влияния измерительных устройств на результаты измерения, допускается одновременно совмещать все уровни входных и питающих напряжений на одинаковую величину, сохраняя разность потенциалов между выводами микросхем.
13	Допускается случайное превышения импульса напряжения управляющего входа над напряжением питания на одном выводе меньше 1V при длительности импульса на уровне 0,5V меньше 1us и скважности больше 2.
14	Допускается случайный отрицательный импульс управляющего входа на одном (любом) выводе меньше 1V при длительности импульса на уровне 0,5 меньше 1us и скважности больше 2.
15	Неиспользуемые входы (выходы) микросхемы 765КТЗ-1 соединить с выводом 7