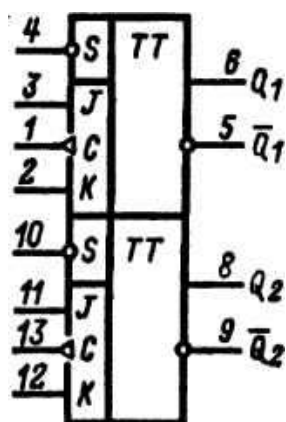


К511ТВ1, КБ511ТВ1-4

Микросхемы представляют собой два JK-триггера. Содержат 127 интегральных элементов. Корпус типа 201.14-9, масса не более 2,2 г.



Условное графическое обозначение К511ТВ1

Назначение выводов: 1 - вход тактовый C1; 2 - вход K1 (установка 0); 3 – вход J1 (установка 1); 4 - вход $\overline{S1}$ (установка 1); 5 - выход $\overline{Q1}$; 6 - выход Q1; 7 - общий; 8 - выход Q2; 9 - выход $\overline{Q2}$; 10 - вход $\overline{S2}$ (установка 1); 11 - вход J2 (установка 1); 12 - вход K2 (установка 0); 13 - вход тактовый C2; 14 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	15 В ±10%
Выходное напряжение высокого уровня	≥ 12 В
Выходное напряжение низкого уровня	≤ 1,5 В
Пороговое напряжение высокого уровня	≤ 8 В
Пороговое напряжение низкого уровня	≤ 6 В
Ток потребления	≤ 35 мА
Входной ток высокого уровня:	
- по выводам 2, 3, 11, 12	≤ 0,005 мА
- по выводам 1, 4, 19, 13	≤ 0,01 мА
Входной ток низкого уровня:	
- по выводам 1, 13	≤ 0,48 мА
- по выводам 2, 3, 4, 10, 11, 12	≤ 0,64 мА
Ток короткого замыкания	5...25 мА
Потребляемая мощность	≤ 578 мВт
Время задержки при включении	≤ 400 нс
Время задержки при выключении	≤ 600 нс

Предельно допустимые режимы эксплуатации К511

Напряжение питания	13,5... 16,5 В
Входное напряжение	-0,5...20 В
Значение статического потенциала	≤ 200 В
Максимальная емкость нагрузки:	
- К511ТВ1, К511ИЕ1, К511ИД1	100 пФ
- для остальных микросхем	680 пФ
Максимальный выходной ток высокого уровня:	
- К511ТВ1, К511ИЕ1	0,2 мА
- К511ИД1	0,15 мА
Максимальный выходной ток низкого уровня:	
- К511ТВ1, К511ИЕ1	12 мА
- К511ИД1	7 мА