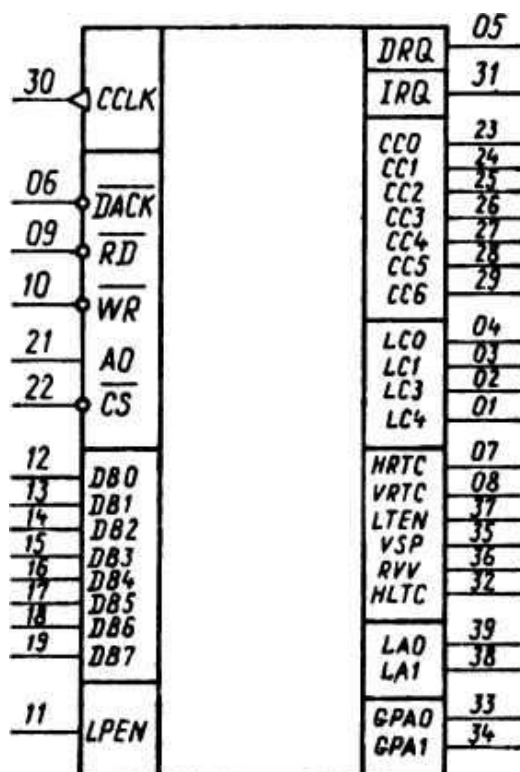


КР580ВГ75

Микросхема представляет собой контроллер электронно-лучевой трубки (ЭЛТ) или дисплейный контроллер. Предназначена для конструирования экранных пультов с растровым сканированием, обеспечивает вывод информации из памяти микро-ЭВМ на экран ЭЛТ, промежуточное хранение информации, управление синхронизацией, параметрами развертки и изображения, не обеспечивает графический режим. Содержит 15700 интегральных элементов. Корпус типа 2123.40-2, масса не более 6 г.



Условное графическое обозначение КР580ВГ75

Назначение выводов: 1, 2, 3, 4 - выходы "номер строки" LC3, LC2, LC1, LC0; 5 - выход "запрос ПДП"; 6 - вход "подтверждение ПДП" (прямой доступ к памяти); 7 - выход "обратный ход строчной развертки"; 8 - выход "обратный ход кадровой развертки"; 9 - вход "чтение" \overline{RD} ; 10 - вход "запись" \overline{WR} ; 11 - вход "световой перо"; 12 - вход/выход "шина данных" DB0; 13 - вход/выход "шина данных" DB1; 14 - вход/выход "шина данных" DB2; 15 - вход/выход "шина данных" DB3; 16 - вход/выход "шина данных" DB4; 17 - вход/выход "шина данных" DB5; 18 - вход/выход "шина данных" DB6; 19 - вход/выход "шина данных" DB7; 20 - "общий"; 21 - вход "адрес порта" A0; 22 - вход "выбор микросхемы" \overline{CS} ; 23 - выход "код знака" CC0; 24 - выход "код знака" CC1; 25 - выход "код знака" CC2; 26 - выход "код знака" CC3; 27 - выход "код знака" CC4; 28 - выход "код знака" CC5; 29 - выход "код знака" CC6; 30 - вход "синхросигнал"

знака”; 31 - выход “запрос прерывания”; 32 - выход “подсветка”; 33 - выход “универсальные атрибутивные коды”; 34 - выход “универсальные атрибутивные коды”; 35 - выход “подавление видеосигнала”; 36 - выход “негативное изображение”; 37 - выход “разрешения засветки экрана”; 38 - выход “код графических символов”; 39 - выход “код графических символов”; 40 - напряжение питания.

Электрические параметры

| | |
|--|---------------|
| Номинальное напряжение питания | 5 В ± 5% |
| Выходное напряжение низкого уровня | ≤ 0,45 В |
| Выходное напряжение высокого уровня | ≥ 2,4 В |
| Функциональный контроль выходного напряжения низкого уровня | ≤ 0,8 В |
| Функциональный контроль выходного напряжения высокого уровня | ≥ 2 В |
| Ток потребления | ≤ 160 мА |
| Ток утечки низкого уровня на входе | ≤ -10 мкА |
| Ток утечки высокого уровня на входе | ≤ 10 мкА |
| Выходной ток низкого уровня в состоянии “выключено” | ≤ -10 мкА |
| Выходной ток высокого уровня в состоянии “выключено” | ≤ 10 мкА |
| Время задержки кода знака | ≤ 150 нс |
| Время задержки сигнала: | |
| - на выводе 7 | ≤ 200 нс |
| - на выводе 8 | ≤ 275 нс |
| - на выводах 32, 33, 34, 35, 36, 37, 38, 39 | ≤ 275 нс |
| - на выводах 1, 2, 3, 4 | ≤ 400 нс |
| Время задержки распространения сигнала IRQ относительно сигнала \overline{RD} | ≤ 250 нс |
| Время задержки сигнала DRQ относительно начала сигнала \overline{WR} | ≤ 200 нс |
| Время задержки сигнала DRQ относительно окончания сигнала \overline{WR} | ≤ 250 нс |
| Время задержки данных относительно сигнала \overline{RD} | ≤ 200 нс |
| Время перехода шины данных в состояние “выключено” | 20...100 нс |

Предельно допустимые режимы эксплуатации

| | |
|--|------------|
| Максимальное напряжение питания | 5,25 В |
| Минимальное допустимое напряжение на выходах в “третьем” состоянии и входах | -0,5 В |
| Напряжение высокого уровня на входе | 2...5,75 В |

| | |
|---|---------------|
| Напряжение низкого уровня на входе | -0,5...+0,8 В |
| Максимальная рассеиваемая мощность | 1 Вт |
| Минимальная длительность периода тактовых импульсов | 480 нс |
| Минимальная длительность низкого уровня | 160 нс |
| Минимальная длительность высокого уровня | 240 нс |
| Длительность фронта (среза)..... | 5...30 нс |
| Температура окружающей среды | -10...+70 °С |