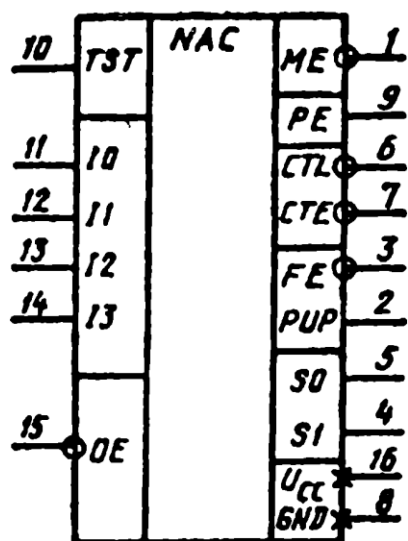


К1804ВУЗ, КМ1804ВУЗ, КР1804ВУЗ, КС1804ВУЗ

Микросхемы представляют собой схему управления выбором следующего адреса и предназначены для преобразования поля микрокоманды, выбранной из управляющей памяти, в комплекс сигналов, управляющих работой различных узлов блока микропрограммного управления, для совместной работы с секциями управления адресом микрокоманд КМ1804ВУ1, КМ1804ВУ2.



Условное графическое обозначение КМ1804ВУЗ

Представляют собой декодирующую матрицу, обеспечивающую выполнение 16 различных типов условных и безусловных операций выборки следующего адреса микрокоманды и изменяют управляющие сигналы в зависимости от состояния входа признака ветвления. Кроме сигналов управления секциями КМ1804ВУ1, КМ1804ВУ2 обеспечивают управление счетчиком команд, ПЛМ дешифратора команд и регистром микрокоманд. ИС содержат дешифратор на 4 входа и 16 выходов, логические схемы опроса состояния входа признака ветвления и выходные буферные схемы на три состояния, работой которых управляет вход \overline{OE} . Если на вход \overline{OE} подано

напряжение высокого уровня, то выходные буферные схемы находятся в состоянии «отключено». При низком уровне на входе \overline{OE} выходные буферные схемы передают информацию, сформированную микросхемами. ИС являются чисто комбинационными, поэтому временных ограничений на подачу входных сигналов не налагается.

Содержат 1116 интегральных элементов. Корпус типа 201.16-13, масса не более 1,6 г и 2103.16-3, масса не более 2,4 г.

Назначение выводов: 1 — выход разрешения работы ПЛМ; 2 — выход управления стеком; 3 — выход разрешения управления стеком; 4 — выход выбора адреса, 0 разряд; 5 — выход выбора адреса, 1 разряд; 6 — выход разрешения загрузки счетчика; 7 — выход разрешения счета; 8 — общий; 9 — выход разреше-

ния для регистра микрокоманд; 10 — вход признака ветвления; 11 — вход микрокоманды, 0 разряд; 12 — вход микрокоманды, 1 разряд; 13 — вход микрокоманды, 2 разряд; 14 — вход микрокоманды, 3 разряд; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня при $I_{\text{вых}}^0 = 16$ мА	≤ 0,45 В
Выходное напряжение высокого уровня при $I_{\text{вых}}^1 = -2$ мА	≥ 2,4 В
Прямое падение напряжения на антизвонном диоде	≤ −1,5 В
Ток потребления при $U_{\text{п}} = 5,25$ В	≤ 115 мА
Ток короткого замыкания на выходе	−20...−90 мА
Входной ток низкого уровня	≤ −0,25 мА
Входной ток высокого уровня	≤ 25 мкА
Выходной ток низкого уровня в состоянии «выключено»	≤ −40 мкА
Выходной ток высокого уровня в состоянии «выключено»	≤ 40 мкА
Время задержки распространения сигнала при включении (выключении) от входов 10...13, TST до выходов, при $C_{\text{н}} = 15$ пФ	≤ 60 нс