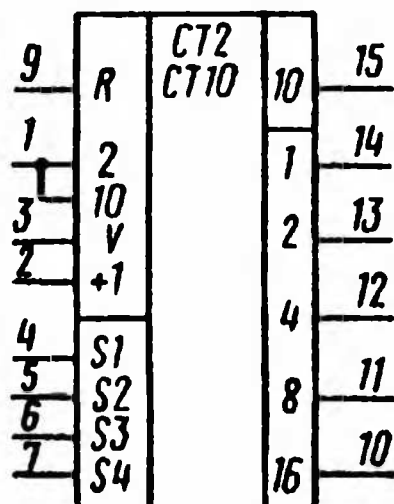


К176ИЕ2

Микросхема представляет собой 5-разрядный двоичный счетчик. Содержит 253 интегральных элемента. Корпус типа 238.16-1 и 2103.16-11, масса не более 1,5 г.



Условное графическое обозначение К176ИЕ2

Назначение выводов: 1 — вход «разрешение счета в двоичном или двоично-десятичном коде»; 2 — вход; 3 — вход «разрешение счета»; 4 — вход «установка 1» второго разряда; 5 — вход «установка 1» третьего разряда; 6 — вход «установка 1» второго разряда; 7 — вход «установка 1» четвертого разряда; 8 — общий; 9 — вход «установка 0»; 10 — выход пятого разряда; 11 — выход четвертого разряда; 12 — выход третьего разряда; 13 — выход второго разряда; 14 — выход первого разряда; 15 — выход «перенос счета в следующий разряд»; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	9 В ± 5%
Выходное напряжение низкого уровня	≤ 0,3 В
Выходное напряжение высокого уровня	≥ 8,2 В
Входной ток низкого уровня	≤ - 0,3 мкА
Входной ток высокого уровня	≤ 0,3 мкА
Ток потребления при низком и высоком уровнях выходного напряжения	≤ 100 мкА
Ток потребления в динамическом режиме	≤ 0,4 мА
Максимальная частота входных сигналов	≥ 2 МГц
Входная емкость	≤ 10 пФ
Нагрузочная способность в статическом режиме:	
на логические схемы	20
на одноступенчатые схемы	25

Рекомендации по применению и эксплуатации

Втекающий ток на выходе должен составлять не более 0,2 мА, вытекающий ток на выходе — не менее -0,2 мА, частота входных сигналов — не более 1,7 МГц, длительность фронта и среза входных сигналов — не более 15 мкс, скважность сигналов на предельной частоте — не менее 2.