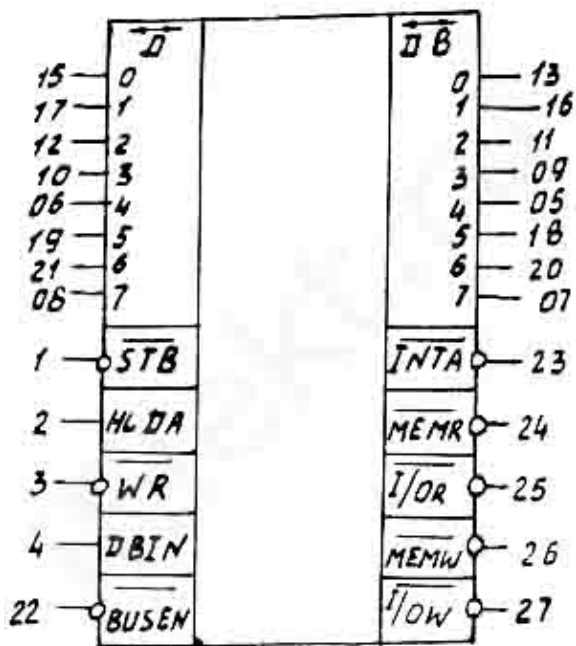


Вес не превышает 6г.

Условное графическое обозначение



Микросхема интегральная значение выводов

таблица 580BK38 назначения выводов:

Номер	Значение	Номер	Значение
1	Вход строга состояния	15	Вход (выход) к центральному процессору
2	Вход подтверждения захвата шин	16	Вход (выход) к системе
3	Вход готовности режима записи из центрального процессора	17	Вход (выход) к центральному процессору
4	Вход разрешения ввода данных из системы	18	Вход (выход) к системе
5	Вход (выход) к системе	19	Вход (выход) к центральному процессору
6	Вход (выход) к центральному процессору	20	Вход (выход) к системе
7	Вход (выход) к системе	21	Вход (выход) к центральному

			процессору
8	Вход (выход) к центральному процессору	22	Вход управления системной шиной
9	Вход (выход) к системе	23	Выход подтверждения прерывания
10	Вход (выход) к центральному процессору	24	Выход чтения из памяти
11	Вход (выход) к системе	25	Выход чтения из устройства ввода-вывода
12	Вход (выход) к центральному процессору	26	Выход записи в память
13	Вход (выход) к системе	27	Выход записи в устройство ввода-вывода
14	Общий	28	Питание

Основные электро параметры при $t=25\pm 10$ градусов Цельсия

таблица основных 580BK38 электро параметров:

Название характеристики, единица и режим замера	Буквенное обозначение	Норма	
		больше	меньше
Пороговое напряжение, V ($U_{cc}=5,0V$)	U IT	0,8	2,0
Напряжение на выходе низшего значения, V - Выходы D0-D7 ($U_{cc}=4,5V, I_{OL}=2mA$)	U OL	-	0,5
- Все остальные выходы ($U_{cc}=4,5V, I_{OL}=10mA$)			
Напряжение на выходе высшего значения, V - Выходы D0-D7 ($U_{cc}=4,5V, I_{OH}=-10\mu A$)	U OH	3,3	-
- Все остальные выходы ($U_{cc}=4,5V, I_{OH}=-1mA$)			
Ампераж входной низшего уровня, μA - Вход инв(STB)	I IL	-	500
- Входы D0, D1, D4, D5, D7			250
- Входы D2, D6			750
- Все остальные входы ($U_{cc1}=5,5V, U_{IL}=0,4V$)			250
Ампераж входной высшего уровня, μA - Входы DB0-DB7	I IH	-	20
- Все остальные входы ($U_{cc}=5,5V, U_{IH}=5,5V$)			100
Ампераж на выходе в состоянии Выключено, μA : ($U_o=5,5V$)	I OZ	-	100
($U_o=0,45V$)			-100
Ампераж подтверждения прерывания, mA	I INTA	-	5
Ток потребления, mA ($U_{cc}=5,5V$)	I _{cc}	-	210
Продолжительность замедления распределения управляющего сигнала относительно сигнала строба, ns ($U_{cc}=5,0V, CL=100pF$) - 580BK28	tp(INTA, I/OR, MEMRHL-STBHL)	20	75
- 580BK38	tp(INTA, I/OR, MEMR, I/OW, MEMRHL-STBHL)		
Продолжительность замедления распределения управляющего сигнала относительно сигнала разрешения ввода данных, ns	tp(INTA, I/OR, MEMRLH-	-	30

(U _{cc} =5,0V, CL=100pF)	DBINHL)		
Продолжительность замедления распределения управляющего сигнала относительно сигнала подтверждения захвата шин, ns (U _{cc} =5,0V, CL=100pF)	tp(INTA, I/OR, MEMRLH-HLDALH)	-	25
Продолжительность замедления распределения управляющего сигнала относительно сигнала готовности режима записи, ns (U _{cc} =5,0V, CL=100pF) - 580BK28	tp(INTA, I/OW, MEMWLH/HL-WRLH/HL)	5	60
- 580BK38	tp(INTA, I/OW, MEMWLH-WRLH)		
Продолжительность замедления распределения сигнала системной шины относительно сигнала шины МП, ns (U _{cc} =5,0V, CL=100pF)	tp(DBHL/LH-DHL/LH)	5	40
Продолжительность замедления распределения сигнала шины МП относительно сигнала системной шины, ns (U _{cc} =5,0V, CL=25pF)	tp(DHL/LH-DBHL/LH)	-	45
Продолжительность замедления распределения сигнала шины МП относительно сигнала разрешения ввода данных, ns (U _{cc} =5,0V, CL=25pF)	tp(DZH/ZL-DBINLH), tp(DHZ/LZ-DBINHL)	-	45
Продолжительность замедления распределения сигнала системной шины относительно сигнала строба, ns (U _{cc} =5,0V, CL=100pF)	tp(DBZH/ZL-STBLH)	-	30
Продолжительность замедления распределения сигнала системной шины относительно сигнала управления системной шиной, ns (U _{cc} =5,0V, CL=100pF)	tp(DBHZ/LZ-BUSENLH), tp(DBZH/ZL-BUSENHL)	-	30
Входная емкость, pF (U _{cc} =5,0V, UI=2,5V, f=1-10MHz)	CI	-	12
Выходная емкость, pF (U _{cc} =5,0V, UI=2,5V, f=1-10MHz)	Co	-	15
Емкость входа/выхода, pF (U _{cc} =5,0V, UI=2,5V, f=1-10MHz)	CI/Co	-	15