

**588BH1, H588BH1**  
контроллер прерываний

## Назначение

Микросхема 588BH1 – контроллер прерываний, выполненный на основе планарной КМОП технологии. Микросхема предназначена для работы в составе микропроцессорного комплекта.

## Обозначение технических условий

- БКО.347.367-17 ТУ

## Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °C

## Корпусное исполнение

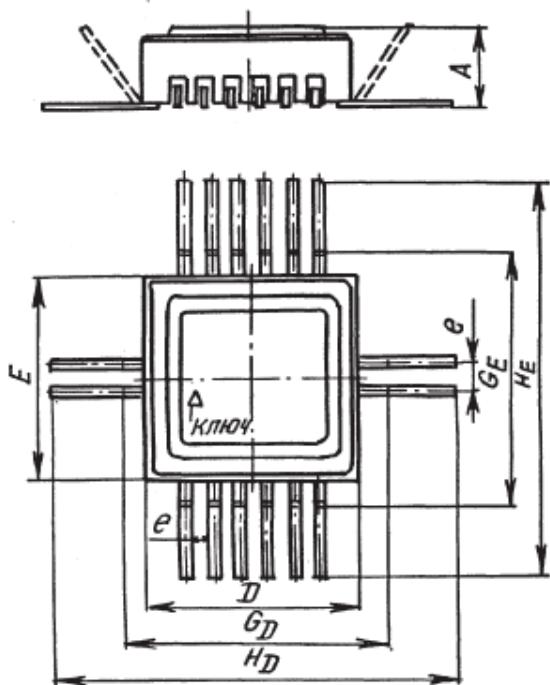
- корпус H14.42-1В для H588BH1
- корпус 4119.28-3.01 для 588BH1

**Таблица 1. Основные электрические параметры 588BH1 и H588BH1 при  $T_{окр. среды} = + 25^{\circ}\text{C}$**

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение высокого уровня, В, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $I_{OH} =  -0,4  \text{ мА}$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$ , $U_{IL} = 0,8 \text{ В}$	$U_{OH}$	$U_{cc}-0,4$	-
Выходное напряжение низкого уровня, В, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IL} = 0,8 \text{ В}$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$ , $I_{OL} = 0,8 \text{ мА}$	$U_{OL}$	-	0,4
Выходной ток высокого уровня, мА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IL} = 0,8 \text{ В}$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$ , $U_{OH} = (U_{cc} - 0,4) \text{ В}$	$I_{OH}$	$ -0,4 $	-
Выходной ток низкого уровня, мА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IL} = 0,8 \text{ В}$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$ , $U_{OL} = 0,4 \text{ В}$	$I_{OL}$	0,8	-
Входной ток высокого уровня, мкА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$	$I_{IH}$	-	1,0
Входной ток низкого уровня, мкА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IL} = 0,8 \text{ В}$ , $U_{IH} = (U_{cc} - 0,4) \text{ В}$	$I_{IL}$	-	$ -1,0 $
Выходной ток высокого уровня в состоянии "Выключено", мкА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IH} = (U_{cc} - 0,8) \text{ В}$	$I_{OZH}$	-	2,0
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IH} = (U_{cc} - 0,4) \text{ В}$ , $U_{IL} = 0,8 \text{ В}$	$I_{OZL}$	-	$ -2,0 $
Ток потребления, мкА, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IH} = (U_{cc} - 0,4) \text{ В}$	$I_{CC}$	-	200
Время задержки распространения сигнала, нс, при $U_{cc} = 5 \text{ В} \pm 10\%$ , $U_{IL} = 0,4 \text{ В}$ , $U_{IH} = (U_{cc} - 0,4) \text{ В}$ , $C_L \leq 50 \text{ пФ}$	$t_{P(\overline{WR} - \overline{AN})}$	-	140
	$t_{P(\overline{RD} - \overline{AN})}$	-	140
	$t_{P(\overline{RQINRA} - \overline{RQINRB})}$	-	200

## Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход адреса вектора прерывания A0	№15	Вход предоставления прерывания <u>INR1</u>
№2	Вход адреса вектора прерывания A1	№16	Выход предоставления прерывания <u>INR0</u>
№3	Вход адреса вектора прерывания A2	№17	Выход “Требование прерывания” <u>RQINR</u>
№4	Вход адреса вектора прерывания A3	№18	Выход “Готовность прерывания от внешнего устройства В” <u>RAINRB</u>
№5	Вход адреса вектора прерывания A4	№19	Выход ответа данных <u>AN</u>
№6	Вход адреса вектора прерывания A5	№20	Вход “Установка в исходное состояние” <u>SR</u>
№7	Вход регистра состояния <u>RGSA</u>	№21	Вход/ выход адреса данных AD0
№8	Вход “Внутренний регистр А” <u>RGA</u>	№22	Вход/ выход адреса данных AD1
№9	Вход “Внутренний регистр В” <u>RGB</u>	№23	Вход/ выход адреса данных AD2
№10	Вход “Запись данных” <u>WR</u>	№24	Вход/ выход адреса данных AD3
№11	Вход “Чтение данных” <u>RD</u>	№25	Вход/ выход адреса данных AD4
№12	Вход “Запрос на прерывание от внешнего устройства А” <u>RQINRA</u>	№26	Вход/ выход адреса данных AD5
№13	Вход “Запрос на прерывание от внешнего устройства В” <u>RQINRB</u>	№27	Вход/ выход адреса данных AD6
№14	Общий вывод 0V	№28	Выход питания от источника напряжения U

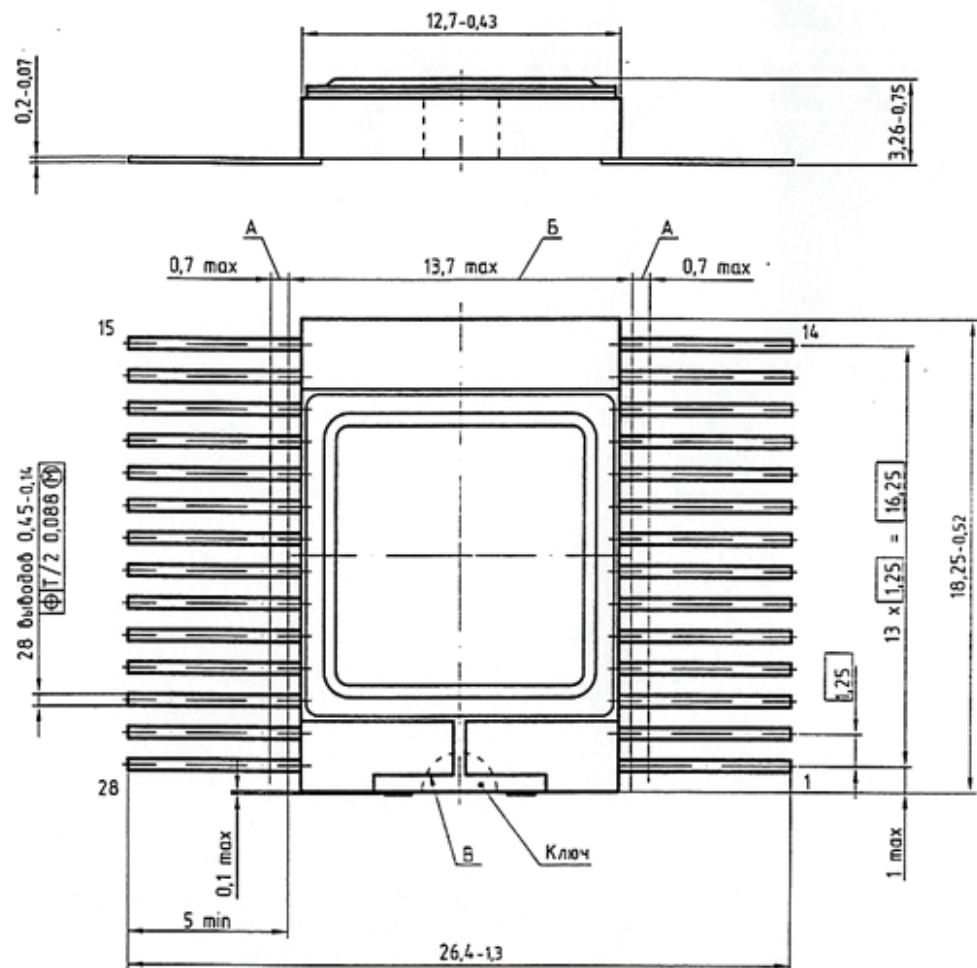


Корпус	ММ			
	D max	E max	H_D max	H_E max
H02.14-18	6,8	6,8	15,20	15,20
H02.14-28	6,78	6,78	14,58	14,58
H04.16-18	8,2	7,8	16,60	15,58
H04.16-28	8,08	7,63	15,58	15,58
H06.24-18	9,48	7,88	17,58	15,8
H09.18-18	9,68	9,68	17,58	17,58
H09.28-18	9,66	9,68	17,68	17,68
H09.28-28				
H14.42-18	12,315	12,315	20,215	20,215
H16.48-18	14,50	14,50	22,7	22,7
H16.48-28				

A-- 3,0 MM  
e-- 1,0 MM

G\_E--E max + 1,0 MM  
G\_D--D max + 1,0 MM

Рисунок 1. Габаритный чертеж корпуса Н14.42-1В



1. А - длина вывода, в пределах которой установлено смешение плоскостей симметрии выводов от номинального расположения
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Допускается удаление керамического слоя платы в зоне Б

Рисунок 2. Габаритный чертеж корпуса 4119.28-3.01