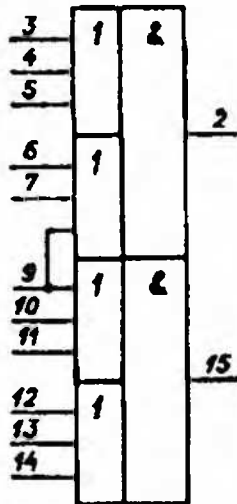


К100ЛС118

Микросхема представляет собой 2 логических элемента ИЛИ-И.

Содержит 50 интегральных элементов. Корпус типа 402.16-6, масса не более 1,5 г.



Условное графическое обозначение К100ЛС118

Назначение выводов: 1, 16 — общие; 2 — выход Y1; 3 — вход X1, 4 — вход X2; 5 — вход X3; 6 — вход X4; 7 — вход X5; 8 — напряжение питания; 9 — вход X6; 10 — вход X7; 11 — вход X8; 12 — вход X9, 13 — вход X10; 14 — вход X11; 15 — выход Y2.

Электрические параметры

Номинальное напряжение питания	$-5,2 \text{ В} \pm 5\%$
Выходное напряжение высокого уровня	$\geq -0,98 \text{ В}$
Выходное напряжение низкого уровня	$\leq -1,63 \text{ В}$
Помехоустойчивость при напряжении высокого уровня	$> 125 \text{ мВ}$
Помехоустойчивость при напряжении низкого уровня	$> 155 \text{ мВ}$
Входной ток высокого уровня:	
по входу 9	$\geq 0,37 \text{ мА}$
по остальным входам	$\geq 0,265 \text{ мА}$
Входной ток низкого уровня	$\leq 0,5 \text{ мкА}$
Ток потребления при низком уровне выходного напряжения	$\leq 26 \text{ мА}$
Потребляемая мощность	$\leq 136 \text{ мВт}$
Время задержки распространения при включении	

и выключении	≤ 3,4 нс
Время перехода при включении	≤ 4 нс
Время перехода при выключении	≤ 4 нс